

Dsus2add13



Cmaj7



E5



G6



Asus2



Standard tuning

Slightly delayed ♩ = 120

E-Gt

Dsus2add13 Cmaj7 E5

f
let ring

TAB

0	0	0	0	0	0
7	5	5	3	2	(2)
5	3	0			(0)

♩ = 128 Driving Rock

5

let ring
P.M.

TAB

(0)	(0)	
4-4	2-2	5-5
3-3	4-4	2-2
5-5	3-3	4-4
2-2	5-5	3-3
4-4	2-2	5-5

8

P.M.

TAB

4-4	2-2	5-5
3-3	4-4	2-2
5-5	3-3	4-4
2-2	5-5	3-3
4-4	2-2	5-5

11

P.M.

TAB

4-4	2-2	5-5	3-3	4-4	2-X	5-5	3-5	5
-----	-----	-----	-----	-----	-----	-----	-----	---

14

P.M.--| P.M.-----| P.M.--| P.M.-----| P.M.--| P.M.-----|

TAB

4 4 2 X 5 5 3 5 | 4 4 2 X 5 5 3 5 | 4 4 2 X 5 5 3 3

17

P.M.--| P.M.-----| P.M.--| P.M.-----| P.M.--| P.M.-----|

TAB

4 4 2 X 5 5 3 5 | 4 4 2 X 5 5 3 5 | 4 4 2 X 5 5 3 5

20

Da Coda

P.M.--| P.M.-----| *let ring*-----|

TAB

4 4 2 X 5 5 3 | 13 9 13 13 9 13 13 9 | 13 10 13 13 10 13 13

23

let ring-----|

TAB

17 13 17 17 13 17 17 13 | 17 16 13 16 16 13 16 | 13 9 13 13 9 13 13 9

26

let ring-----|

TAB

12 9 12 12 9 12 9 12 | 11 9 11 11 11 9 | 11 11 11 9 11 X

29

let ring-----|

TAB

13 9 13 13 9 13 13 9 | 13 10 13 13 10 13 10 13 | 17 13 17 17 13 17 17 13 | 17 16 13 16 16 13 16

33

let ring -----|

TAB

16	13	16	16	16	13	16	13	16	14	13	16	16
----	----	----	----	----	----	----	----	----	----	----	----	----

36

let ring -----|

TAB

16	13	14	13	16	13	0	0	0	0	0	0	0
						7	5	5	3	2	2	(2)
						5	3	3	0	0	0	(0)

41

let ring -----|

TAB

9	13	13	9	13	13	10	13	13	10	13	10	13	11	10	11	10	11	10	14	13	14	13	13	14
---	----	----	---	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

45

let ring -----|

TAB

13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	16	17	17	13	17	17	16
----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

48

let ring -----|

TAB

13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	13	17	17	16	20	20	20	16	20	20	20	17	20	18	20	20	18	20	20	18
----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

52

let ring -----|

TAB

19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19	20	20	19
----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----	----

55 *let ring* *Dsus2add13* *Cmaj7*

TAB

59 *let ring* *E5* *Cmaj7* *G6* *Asus2*

TAB

65 *let ring* *Dsus2add13* *Cmaj7* *E5* *D.S. al Coda* ⊕


TAB

70 *let ring*


TAB

73 *let ring*


TAB

76  *let ring* ----- | *let ring* ----- |


TAB 11-11-13-11-9-X | 13-9-13-13-9-13-13-9 | 13-10-13-13-10-13-13

79  *let ring* ----- | *let ring* ----- |


TAB / 17-13-17-17-13-17-17-13 | 17-16-13-16-13-16-X | 20-16-20-20-16-20-20-16

82  *let ring* ----- |


TAB 20-16-20-20-16-20-20-16 | 20-16-20-20-16-20-20-16 | 20-16-20-20-16-20-20

85  P.M. ----- |

TAB 4-4-2-2-5-5-3-3 | 4-4-2-2-5-5-3-3 | 4-4-2-2-5-5-3-3

88  P.M. ----- |

TAB 4-4-2-2-5-5-3-3 | 4-4-2-2-5-5-3-3 | 4-4-2-2-5-5-3-3

91  P.M. ----- |

TAB 4-4-2-2-5-5-3-3 | 4-4-2-2-5-5-3-3 | 6-4 (6) (4)